

● EPODOC / EPO

PN - JP2002124427 A 20020426
PD - 2002-04-26
PR - JP20010256583 20010827
OPD - 2001-08-27
TI - METHOD FOR MANUFACTURING CHIP INDUCTOR
IN - OBARA MASATAKA
PA - TAIYO YUDEN KK
IC - H01F41/04 ; H01F17/04 ; H01F27/24 ; H01F27/28 ; H01F27/29 ;
H01F41/10

● WPI / DERWENT

TI - Chip type inductor manufacturing method involves forming winding of coil with large spacing at both ends than at intermediate portion
PR - JP19960194569 19960724;JP20010256583 19960724
PN - JP2002124427 A 20020426 DW200270 H01F41/04 004pp
PA - (TAIO) TAIYO YUDEN CO LTD
IC - H01F17/04 ;H01F27/24 ;H01F27/28 ;H01F27/29 ;H01F41/04 ;H01F41/10
AB - JP2002124427 NOVELTY - A conducting wire is wound to a core such that the spacing of the winding of a coil (2) at both the ends is larger than the spacing of the winding at the intermediate portion.
- USE - For manufacturing chip type inductor.
- ADVANTAGE - Variation of inductance is reduced. Hence loss is reduced. Q factor is improved and inductor characteristic is improved.
- DESCRIPTION OF DRAWING(S) - The figure shows a perspective view and sectional view of the chip type inductor.
- Coil 2
- (Dwg.1/9)
OPD - 1996-07-24
AN - 2002-647075 [70]

● PAJ / JPO

PN - JP2002124427 A 20020426
PD - 2002-04-26
AP - JP20010256583 19960724
IN - OBARA MASATAKA
PA - TAIYO YUDEN CO LTD
TI - METHOD FOR MANUFACTURING CHIP INDUCTOR

THIS PAGE BLANK (USPTC)

- AB - PROBLEM TO BE SOLVED: To provide a chip conductor in which loss is reduced to improve the Q and is improved in direct current superposing characteristics.
- SOLUTION: In a chip inductor in which a coil 2 is buried in a magnetic core 1, the distance between windings at both ends of the coil 2 is larger than the distance between the windings at the middle of the coil 2.
- I - H01F41/04 ;H01F17/04 ;H01F27/24 ;H01F27/28 ;H01F27/29 ;H01F41/10

THIS PAGE BLANK (USPTO)

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号
特開2002-124427
(P2002-124427A)

(43)公開日 平成14年4月26日(2002.4.26)

(51)Int.Cl. ⁷	識別記号	F I	テームト [*] (参考)
H 0 1 F 41/04		H 0 1 F 41/04	B 5 E 0 4 3
17/04		17/04	A 5 E 0 6 2
			F 5 E 0 7 0
27/24		27/28	A
27/28		41/10	C
審査請求 未請求 請求項の数1 O L (全 4 頁) 最終頁に続く			

(21)出願番号 特願2001-256583(P2001-256583)
(62)分割の表示 特願平8-194569の分割
(22)出願日 平成8年7月24日(1996.7.24)

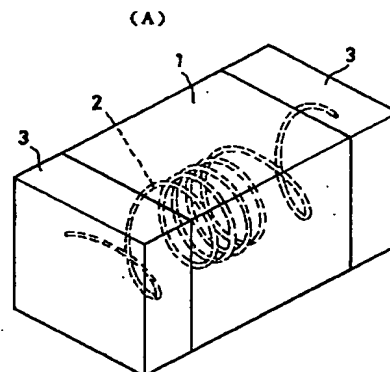
(71)出願人 000204284
太陽誘電株式会社
東京都台東区上野6丁目16番20号
(72)発明者 小原 将孝
東京都台東区上野6丁目16番20号 太陽誘
電株式会社内
(74)代理人 100060025
弁理士 北村 欣一 (外2名)
Fターム(参考) 5E043 AA01 BA00 EA01 EB05
5E062 FF00 FG13
5E070 AA01 AB06 BB03 CA16 EA01

(54)【発明の名称】 チップ形インダクタの製造方法

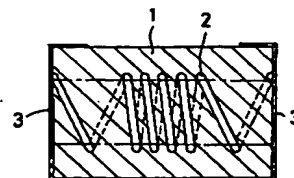
(57)【要約】

【課題】 損失を低減してQ値を向上すると共に、直流重畳特性を改善したチップ形インダクタを提供する。

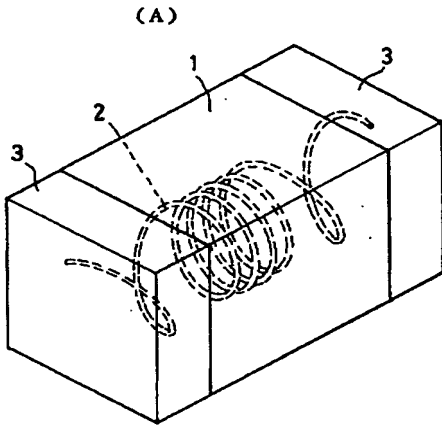
【解決手段】 コイル2が磁性コア1に埋設されたチップ形インダクタにおいて、前記コイル2の両端部の巻回の線間距離が中間部の巻回の線間距離より大きく構成されている。



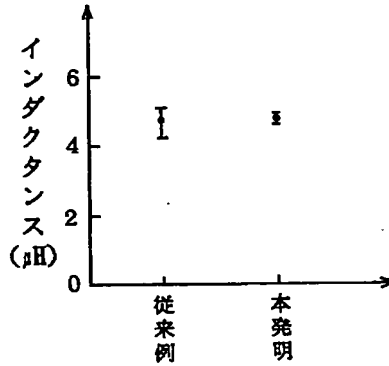
(B)



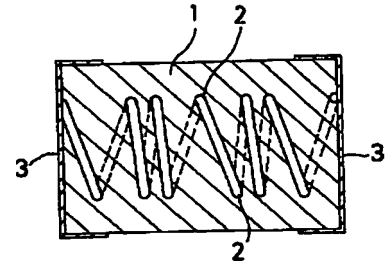
【図1】



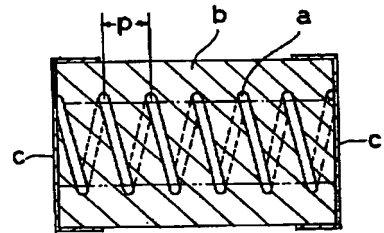
【図5】



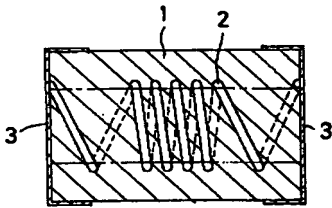
【図8】



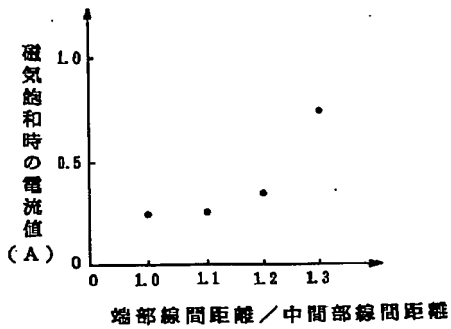
【図9】



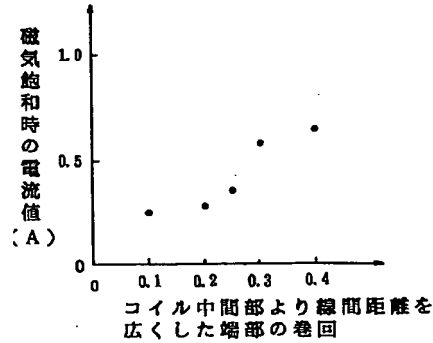
(B)



【図6】



【図7】



フロントページの続き

(51)Int. Cl.⁷

H01F 27/29

41/10

識別記号

F I

H01F 15/10

27/24

特許 (参考)

B

Z